

Interface 8/8/8 + hub SBC1073

Code : 25445

Phidgets

Le Phidgets SBC 1073 est un petit ordinateur équipé d'une interface 1018 8/8/8, de 6 ports USB et d'une connexion ethernet. Un adaptateur Wifi est adaptable (livrable séparément).

142,04 €_{HT}

170,45 €_{TTC}

dont 0,02 € d'éco-part

Description

Le Phidgets SBC 1073 est un petit ordinateur équipé d'une interface [1018](#) 8/8/8, de 6 ports USB et d'une connexion ethernet et remplace la carte SBC 1072. Un [adaptateur Wifi](#) est adaptable (livrable séparément).

Vous pouvez donc utiliser les [Phidgets](#) partout où un réseau est disponible via ethernet (ou Wifi en option). Le Phidget SBC offre une interface simple à utiliser permettant de configurer et d'utiliser des applications propres, écrites en C ou en Java. Cela permet au Phidget SBC de travailler seul, sans interface graphique ou connexion distante permanente.

Les ports USB permettent de raccorder des modules Phidgets, un adaptateur Wifi, des webcams compatibles uvc, etc. Pour les utilisateurs avertis, le Phidget SBC est un ordinateur embarqué utilisant une distribution Linux (construite avec Buildroot). Un accès total aux commandes est fourni via un serveur SSH intégré, un GCC complet et des outils de développement, le debugger GDB, L'OS Debian préchargé, etc.

L'interface intégrée 1018 permet de raccorder tous les modules Phidgets. L'ensemble comprend la carte SBC + 1018, une alimentation 12 Vcc/2 A et un câble réseau. Produit destiné aux utilisateurs avertis.

Les différences par rapport à la version 1072 sont notamment une vitesse de processeur plus élevée, des capacités de mémoires doublées et un boot time réduit.

Alimentation: 12 Vcc/2 A via adaptateur secteur
Single Board Computer (SBC):

- CPU: ARM926EJ-S
- vitesse: 454 MHz
- Nand size: 1 GB
- SDRAM: 128 MB
- boot time: 30 s

Ports USB:

- 6 ports avec support pour webcams
- 500 mA maxi/port
- transfert: 12 Mbits/sec

Entrées analogiques:

- conversion A/D 10 bits
- impédance: 900 K
- échantillonnage: 60 à 1000 éch/sec (selon le mode utilisé)

Entrées logiques:

- résistance de pull-up: 15 K
- temps de détection mini: 3 ms
- échantillonnage: 125 éch/sec

Sorties logiques:

- impédance: 300 ohms
- compatibles avec entrées TTL ou CMOS

Horloge en temps réel intégrée

Dimensions: 98 x 81 x 20 mm.

Module prêt à l'emploi.

Ressources

- [Mode d'emploi](#)
- [Possibilités de programmation](#)
- [Ressources de programmation](#)
- [Phidget22 API](#)