

Carte Teensy 4.0

Code : 36712

PJRC

La Teensy 4.0 est basée sur un puissant microprocesseur ARM Cortex M7 cadencé à 600 MHz avec fréquence dynamique en fonction des besoins permettant une consommation réduite. Version sans connecteurs latéraux.

24,92 €_{HT}

29,90 €_{TTC}

dont 0,02 € d'éco-part

Description

Présentation et fonctionnalités :

La Teensy 4.0 est basée sur un puissant processeur ARM Cortex M7 cadencé à 600 MHz avec fréquence ajustable en fonction des besoins. Cette variation de fréquence permet la réduction de la consommation ou de la chaleur générée par la carte Teensy.

Le processeur ARM est directement connecté au port micro-USB, la carte peut être programmée pour fonctionner comme un périphérique USB (souris, clavier, manette, périphérique MIDI, etc.).

Cette version supporte la cryptographie, comporte un module RTC et permet la gestion du démarrage et des arrêts via une broche On-Off.

Programmation et communication :

Ce module se programme via son port micro-USB (cordon non inclus) avec le logiciel Arduino et est compatible avec la plupart des bibliothèques Arduino.

Connectique :

Des pastilles latérales à souder donnent accès aux entrées/sorties de la carte. Ces pastilles au pas de 2,54 mm peuvent accueillir le [kit de connecteurs](#) pour Teensy 3.2 - 4.0 - LC (non inclus et à souder).

Un shield audio avec interface Jack stéréo pour écouteurs ou haut-parleurs est disponible séparément, voir [TEENSY4_AUDIO](#). L'utilisation de ce module audio nécessite l'ajout de connecteurs mâles à souder non inclus, voir [MH100](#).

Contenu :

- 1 x carte Teensy 4.0 sans connecteurs latéraux

Remarque :

Les entrées/sorties fonctionnent sous 3,3 Vcc, une tension supérieure endommagerait la carte.

Une version de la Teensy 4.0 avec les connecteurs latéraux soudés est également disponible, voir [TEENSY40_PINS](#).

Caractéristiques :

- Alimentation: via micro-USB
- Consommation: environ 100 mA
- Microprocesseur: ARM Cortex M7 à 600 MHz (fréquence ajustable)
- Mémoire flash: 1 MB
- Mémoire SRAM: 1024 kB
- Mémoire EEPROM: 2048 kB (64kB réservé pour le recovery et l'émulation EEPROM)
- 32 broches d'E/S comprenant
 - 31 x digitales compatible PWM
 - 14 x E/S analogiques 12 bits
 - 2 x ports USB à 480 Mbit/sec
 - 1 x S/PDIF (audio numérique)
 - Bus: 3 x CAN, 2 X I2S, 3 x SPI, 7 x séries
 - 11 entrées pour capteur tactile
 - 14 temporisateurs
- Gestion des interruptions
- Module RTC (nécessite l'ajout d'une pile 3 Vcc pour la sauvegarde de l'heure)
- Régulateur 3,3 Vcc/100 mA
- Dimensions: 63 x 18 x 5 mm
- Version: 4.0

Référence PJRC : [TEENSY40](#) (sans connecteurs latéraux)

Ressources

- [Fiche technique](#)
- [Comparatif entre les cartes Teensy](#)