

Carte Teensy 4.1

Code : 37111

PJRC

La Teensy 4.1 est basée sur un puissant microprocesseur ARM Cortex M7 cadencé à 600 MHz ajustable dynamiquement en fonction des besoins.

33,25 €_{HT}

39,90 € _{TTC}

dont 0,02 € d'éco-part

Description

Présentation et fonctionnalités :

La Teensy 4.1 est basée sur un puissant microprocesseur ARM Cortex M7 cadencé à 600 MHz ajustable dynamiquement en fonction des besoins.

Le processeur ARM est directement connecté au port micro-USB, la carte peut être programmée pour fonctionner comme un périphérique USB (USB HID: souris, clavier, manette, périphérique MIDI, Flight Sim, etc.).

Le processeur Cortex-M7 comprend une unité à virgule flottante (FPU) prenant en charge les 64 bits «double» et 32 bits «float».

Programmation et communication :

Ce module se programme via son port micro-USB (cordon non inclus, voir RS617) avec le logiciel Arduino. L'utilisation de l'IDE Arduino nécessite l'installation de l'extension [Teensyduino](#).

Connectique :

Des pastilles latérales à souder donnent accès aux entrées/sorties de la carte. Ces pastilles au pas de 2,54 mm peuvent accueillir le kit de connecteurs pour Teensy 3.5 - 3.6 - 4.1 (non inclus et à souder).

Cette version comporte un port Ethernet sur pastilles à souder et un lecteur de carte micro-SD (carte non incluse). Elle gère les démarrages et les arrêts via une broche On-Off.

Deux emplacements QSPI permettent la soudure de deux mémoires CMS supplémentaires (mémoires non incluses).

Contenu :

- 1 x carte Teensy 4.1 avec Ethernet

Remarques :

Les entrées/sorties fonctionnent sous 3,3 Vcc, une tension supérieure endommagerait la carte.

Une version avec les connecteurs latéraux mâles soudés est également disponible, voir [TEENSY4.1PIN](#).

Caractéristiques :

- Alimentation: via micro-USB
- Consommation: environ 100 mA
- Microprocesseur: ARM Cortex M7 à 600 MHz (fréquence ajustable)
- Mémoire flash: 1 MB
- Mémoire SRAM: 1024 kB (512 kB en accès direct via le bus 64 bit)
- Mémoire EEPROM: 4 kB
- Mémoire Flash: 8 MB
- Extension QSPI: pour 2 mémoires PSRAM supplémentaires
- Mémoires cache: 2 x 32 kB
- 55 broches d'E/S comprenant:
 - 35 x sorties digitales compatibles PWM
 - 18 x entrées analogiques 10 bits
 - 2 x I2S/TDM
 - 1 x sortie audio S/PDIF (sans connecteur)
 - 8 x séries, 3 x SPI et 3 x I2C
 - 1 x bus Ethernet 10/100 Mbps (sans connecteur)
 - 1 x port USB hôte 1,5 Mbit/s maxi (sans connecteur)
 - 1 x support pour carte micro-SD en SPI (micro-SD non incluse)
- Gestion des interruptions
- Module RTC (nécessite l'ajout d'une pile sur VBAT)
- Régulateur 3,3 Vcc/100 mA
- Dimensions: 63 x 18 x 5 mm

Version: 4.1

Référence PJRC: [TEENSY41](#)

Ressources

- [Comparatif entre les cartes Teensy](#)
- [Extension IDE Arduino](#)